

Leistungsbeschreibung

FPGA-Produkt vom Hersteller "INTEL"

Das GSI Helmholtzzentrum für Schwerionenforschung in Darmstadt betreibt eine der weltweit führenden Teilchenbeschleunigeranlagen für die Forschung. Bei GSI entsteht zurzeit FAIR, ein internationales Beschleunigerzentrum zur Forschung mit Antiprotonen und Ionen, das in Kooperation mit internationalen Partnern entwickelt und gebaut wird.

Aktuell sind etwa 1500 Mitarbeiterinnen und Mitarbeiter bei GSI und FAIR beschäftigt. Dazu kommen jährlich rund 1.000 Wissenschaftlerinnen und Wissenschaftler aus Universitäten und anderen Forschungslaboren weltweit, um die Anlage für Experimente zu nutzen. Zur GSI gehören mit 130 Mitarbeitern die beiden Außenstellen Helmholtz-Institut Jena (HIJ) und Helmholtz-Institut Mainz (HIM).

1. Beschaffung

Ziel dieser Ausschreibung ist die Beschaffung aus der Produktgruppe "FPGA" vom Hersteller "INTEL" folgende Produkte zu beschaffen.

LOS1:

Beschreibung: FPGA Arria® V GX Family – 156000 Cells 28nm, Technology
1.1V 672-Pin FC-FBGA Tray

Hersteller: Intel/Altera

Hersteller-Nr.: 5AGXMA3D4F27I3G

Gesamtmenge: 120 Stück

LOS2:

Beschreibung: FPGA – IC-Digital, FBGA-672, Max 10 DA, 50K Logic
Elements, Speed Grade 6, Industrial

Hersteller: Intel/Altera

Hersteller-Nr.: 10M50DAF672I7G

Gesamtmenge: 100 Stück

Teillieferung sind jederzeit möglich und sind gewünscht.

Die RoHS-Richtlinie entspricht den aktuellen Standard. Darf nicht verbleit sein, also nicht "P". Akzeptiert werden nur original verpackte Neuware, also "G".

2. Produktpreis

Die Beschaffung des Produkts, insbesondere ihrer technischen Spezifikationen und Leistungsmerkmale, ergibt sich aus der aktuellen Produktbeschreibung und Datenblatt des Herstellers. Die Beschaffung der Komponenten erfolgt über eine Bestellung. Die Bestellung erfolgt in Euro und zeigt an dem Tag zu Grunde gelegten US-Dollar/Euro Wechselkurs an.

Es gilt der Preis am Tag der Bestellung.

*Der Preis ist fix mit Bestellung und ändert sich bis zur endgültig erfolgten Lieferung **nicht** mehr.*

Angebote die diese Kriterien nicht erfüllen, werden ausgeschlossen!!!

Performance description

FPGA-product from the manufacturer

"INTEL"

The GSI Helmholtz Centre for Heavy Ion Research in Darmstadt operates one of the world's leading particle accelerator facilities for research. At GSI, FAIR, an international accelerator center for research with antiprotons and ions, is currently being developed and built in cooperation with international partners.

Currently, about 1,500 people are employed at GSI and FAIR. In addition, about 1,000 scientists from universities and other research laboratories worldwide come to use the facility for experiments every year. The GSI includes 130 employees and the two branch offices Helmholtz Institute Jena (HIJ) and Helmholtz Institute Mainz (HIM).

1. Procurement

The purpose of this request for proposals is to procure the following products from the "FPGA" product group manufactured by "INTEL"

LOS1:

Beschreibung: FPGA Arria® V GX Family – 156000 Cells 28nm, Technology 1.1V 672-Pin FC-FBGA Tray
Hersteller: Intel/Altera
Hersteller-Nr.: 5AGXMA3D4F27I3G

Gesamtmenge: 120 pieces

LOS2:

Beschreibung: FPGA – IC-Digital, FBGA-672, Max 10 DA, 50K Logic Elements, Speed Grade 6, Industrial
Hersteller: Intel/Altera
Hersteller-Nr.: 10M50DAF672I7G Altera FPGA

Gesamtmenge: 100 pieces

Partial deliveries are possible at any time and are desired.

The RoHS directive corresponds to the current standard. Must not be leaded, so not "P". Only original packed new product will be accepted, so "G".

2. Product Price

The procurement of the product, in particular their technical specifications and performance characteristics, results from the current product description and data sheet of the manufacturer. The procurement of the components takes place via a purchase order. The order is placed in euros and shows the US dollar/euro exchange rate used as a basis on the day.

The price on the day of the order is valid.

The price is fixed with the order and does not change until the final delivery.

Offers that do not meet these criteria will be excluded!